

We Do Technology

미래 ICT 세상을 상상하며



2021 SK하이닉스
제조기술 경력사원 모집

지원기간 2021. 6. 14(월) ~ 6. 25(금) 15:00

채용 Process

2021 SK하이닉스
제조기술 경력사원 모집

지원서 접수



제조기술 경력사원 모집은?

관련 직무 3년 이상 경력자를 지원자로 합니다.
하기 URL을 통해 1~2분 내로 지원 가능하며, 처우 및 경력 인정은 개별 협의 예정입니다.

- URL 지원 링크 ▶ www.skhynix-talent-recruit.co.kr
※ 채용사이트 '제조기술 경력 모집'과 동일한 공고입니다.



지원 QR CODE



서류 전형

제출하신 지원서를 바탕으로 전공, 경력/역량 등을 검토하여 종합적으로 판단합니다.



SKCT(인성)

SK종합역량검사(SKCT) 인성 Part만 진행 됩니다.



면접 전형

지원자의 경력 기반 역량, 가치관, 성격 등을 종합적으로 판단합니다.

ex) PT 면접



처우 협의

현재 처우와 자사 처우를 고려하여 협의하게 됩니다.



건강검진

입사 후 원활한 업무 수행을 위한 지원자의 기본적인 건강 체크를 위하여
입사 예정자 모두 실시합니다.



최종합격 및 입사

최종 합격자는 퇴직 진행 이후 입사 하게 됩니다.

※ 입사 일정은 일부 변동이 있을 수 있습니다.



Job Description

(이천, 청주)



양산/기술, 공정/수율, 안전, 설비



Requirements

[공통]

- 전산 및 통계 tool 활용 가능한 자(Jump/SpotFire/Python)

[P/E/T/D/C&C 공정/장비]

- 반도체 FAB Process개발/양산 유경험자
- 장비/파트/원재료 유관 업무 유경험자
- FDC 활용 가능한 자

[Defect Engineering]

- 공정/장비 통합 지식
- 코팅/세정 관련 역량
- Simulation Tool 활용 역량

[수율/소자]

- Cell process integration 관련 이해력 및 경험

[장비개발]

- Particle-in-cell 기반 Plasma Simulation SW (VSim etc)
- 유동 기반 Plasma Simulation SW (VizGlow, CFD-ACE+ etc)
- 3D CAD Modeling
- 소자 업체 Plasma 장비 Simulation 유경험자
- Network analyzer 및 LRC Meter 활용
- Network analyzer 및 LRC Meter, VI Probe, Oscilloscope 등 계측기 활용
- Diffusion 관련 장비 개발/Set up/개선
- RF Part 개발 유경험자

[설비/기술 안전]

- 반도체 장비 유지관리 유경험자
- BIM 숙련자/건축 공무 경험자
- 반도체 FAB 및 동종업계 설계/시공/시운전/설비운영/안전관리 경험
- PSM 이행평가 및 정기점검, 법정시설 대관점검 대응
- 1종 폐수처리장, 고도처리시설, 취/정수장 운영/관리 경험자
- 산업안전기사/위험물/가스/소방/수질환경기사/전기 등 관련 자격 보유자

[EUV]

- 광학계 구조 이해를 바탕으로한 장치 H/W 이해력 및 H/W경험
- 반도체 Photo공정 관련 경험

[계측 (DMI)]

- OCD, Ellipsometry, Metrology
- 영상처리 Project 개발 경험 보유
- e-Beam Inspection
- 화학분석(IC, ICP-MS 등) 장비 유경험자

[양산관리]

- 반도체 Fab Process개발/양산 유경험자
- Capa. 시스템 구축 유경험자

[혁신]

- 반도체 장비운영 및 이설업무 유경험자
- 부품국산화 관련 업무 유경험자



양산기술 (Package&TEST)

개발 완료된 제품이 최고의 품질을 갖추어
생산될 수 있도록
Test 및 다양한 생산 공정을 구현하는 업무



Requirements

[Wafer Level Package 기술]

- TSV/CPB/RDL 제품 양산 경험
- WLP 공정/장비/소재 개발 경험

[PKG Assembly 공정/소자 기술]

- SSD/DRAM Module 능동 부품 설계 및 특성 분석 경험
- 반도체 패키징용 FCCSP, SiP, Coreless, UTC Substrate 제품 개발 경험
- SMT 공정 Process/Equipment Engineering 경험(Smart Factory 경험)
- 원자재, 공정, 제품 통계적 품질 관리

[Memory Test용 SoC Analog 설계]

- High Speed Transceiver 회로 및 SERDES 회로 설계 경험
- PLL/DLL 등의 Clock Generator 회로 설계 경험
- High-Speed Serial Link PHY IP 회로 설계 경험

[양산 TEST 기술]

- Solution 제품 Firmware 개발/검증 및 불량 분석 경험자
- 개발 및 양산 SoC TEST 경험자
- Foundry 관리 경험자

[P&T Fab 운영 효율/최적화]

- Line Process Engineering/Line Management 역량
- 제조 Optimization을 통한 효율 향상 경험자
- 제조/자동화 Key Parameter 발굴 및 Project Management 기능자

